

Curso:	Semestre Letivo / Turno:
Disciplina: Arquitetura de Computadores e Telecom	Professor:
Carga Horária:	Período:

Dados de acordo com o Projeto do Curso:

Ementa da disciplina:	Histórico e Evolução dos Computadores, Sistemas de Numeração (Decimal, Binário e Hexadecimal). Funções lógicas. Circuitos combinatórios. Circuitos sequenciais. Subsistema da memória de um computador. Arquitetura de Von Neumann: instruções e dados armazenados na mesma memória. Periféricos. Noção de um Programa Computacional: Linguagem de Baixo Nível e de Alto Nível. Unidade Central de Processamento (UCP) de um Computador. Unidade Lógica e Aritmética (ULA). Estruturas Avançadas. Circuitos de Voz, Fundamentos de Telefonia (Historico, Centrais Telefonicas), Comunicação entre Centrais Telefonicas, Meios de Transmissão e Propagação (Cabos Rígidos, Coaxiais, Ondas Eletromagnéticas), Equipamento utilizados na Transmissão (Filtros, Repetidores, etc), Velocidades e demais características dos meios de transmissão. Tipo de Transmissão (Síncrona e Assíncrona), Modulação (AM, FM, etc), Análise de receptores comerciais- rádios e TVs, Multiplexadores, Espectro de Frequencia, Telefonia Celular (Estação Radio Base, Central de Comutação e Controle, Aparelho Móvel), Centrais Telefonicas CPA
Objetivos Gerais:	Histórico e Evolução dos Computadores, Funções lógicas, Circuitos combinatórios, Periféricos, ULA. Histórico, Centrais Telefônicas, Meios de Transmissão, Modulação, Frequência e CPA
Conteúdo:	<ol style="list-style-type: none"> 1. Histórico 2. Funções 3. Circuitos 4. Periféricos 5. ULA 6. Circuitos de Voz, Fundamentos de Telefonia 7. Histórico, Centrais Telefônicas 8. Meios de Transmissão 9. Modulação 10. Frequência 11. CPA
Bibliografia Básica:	<p>HENNESSY, John L.; PATTERSON, David A.. ARQUITETURA DE COMPUTADORES: UMA ABORDAGEM QUANTITATIVA. Tradução Daniel Vieira. 4. ed. Rio de Janeiro: Editora Campus Ltda., 2008.</p> <p>WEBER, Raul Fernando. FUNDAMENTOS DE ARQUITETURA DE COMPUTADORES. 3. ed. Porto Alegre: Bookman, 2008</p> <p>LIMA JUNIOR, Almir Wirth. ELETRICIDADE & ELETRÔNICA BÁSICA. 3. ed. Rio de Janeiro: Alta Books, 2009.</p>
Bibliografia Complementar:	<p>CURTIS, Frye. MICROSOFT OFFICE EXCEL 2007: PASSO A PASSO. Tradução Cláudia Belleza Dias. Porto Alegre: Bookman, 2007.</p> <p>LANCHARRO, Eduardo Alcalde; LOPEZ, Miguel Garcia; FERNANDEZ, Salvador Peñuelas.</p> <p>BIGNELL, James; DONOVAN, Robert. ELETRÔNICA DIGITAL. Tradução All Tasks. São Paulo: Cengage Learning, 2009.</p>
Critérios de Avaliação:	<p>1º Bimestre – Avaliação Escrita Individual (60%) + Trabalho de Pesquisa em grupo (20%)+ Prova Qualis (20%)</p> <p>2º Bimestre – Avaliação Escrita Individual (60%) + Trabalho de Pesquisa e seminário (40%) + Média Final = (Nota 1+Nota 2)/2</p>

Data:	Assinatura do Professor:	Assinatura do Coordenador:
--------------	---------------------------------	-----------------------------------

Programação Aula a Aula

Aulas	Objetivos / Conteúdo
Semana 01	Histórico e Evolução dos Computadores
Semana 02	Sistemas de Numeração
Semana 03	Funções lógicas
Semana 04	Circuitos combinatórios e Circuitos sequenciais
Semana 05	Subsistema da memória e Arquitetura de Von Neumann
Semana 06	Instruções e dados armazenados
Semana 07	Linguagem de Baixo Nível e Alto Nível
Semana 08	UCP e ULA
Semana 09	Avaliação P1
Semana 10	Circuitos de Voz, Fundamentos de Telefonia
Semana 11	Histórico
Semana 12	Centrais Telefônicas
Semana 13	Modulação
Semana 14	Frequência
Semana 15	CPA
Semana 16	Telefonia 3G a 5G
Semana 17	Exercícios
Semana 18	Avaliação P2
Semana 19	Prova Substitutiva.
Semana 20	Exame